IDE でデバッグする場合は以下の様に

#device ICD=TRUE

を追加しましょう。



次に Compile をクリックします。



Compile 中、以下の画面が一時的に表示されます。

PCM Compiler v5.	011
Project: D:\sakusei9\CCS\16F887\16F887	_LED
Complete, No Errors Files: 2, Statements: 27, Time: 1 Sec, Line Output files: ERR HEX SYM LST COF CCS	es:820 PJT TRE STA
RAM:	3%
www.ccsinfo.com	270



Compile 結果エラーが出ていない事を確認します。

デバッグ用のハードを選択します。



6 CCS C Compiler		
File Edit Search Options Compile	View Tools Debug Document User Target FC16F887 PCM 14 bit Compiler Target Program Run	toolbar
Build Build & Run Compile	Program Debug Compiler Run Debug Image: Compiler Breaks Monitor Break Log RAM ROM Data EE Breaks Monitor Break Log RIDE Image: Compile Reload Mouse over eval Timeout Mouse over. Monitor enabled Echo on Monitor ICD F/W Processor Port Low Voltage Warning Halt Pripherals Multiple Oscillator Speeds: Write to data EEPROM	g Statistics Symbols Ouput Files
< III >>	When TRUE the target will be reloaded after every con	npile Apply Cancel
7,13 Insert	Erdsing target	

ターゲットボード書き込み中(消去、書き込み)の状態

ターゲットボードに書き込み完了で、<u>以下の表示と</u>なりデバッグできる状態となります。 ?マークのヘルプで次のページが出ます。

🤣 CCS C Compiler		
File Edit Search Options	Compile View Tools Drug Down mpile FC16F887 • build aan PCM 14 bit • Compiler Program	cument User toolbar CASM List CASM List Call Tree Statistics Run Ouput Files
<pre>Figure 10</pre>	h> Pebug RAM ROM Data EE Monitor Break Log Monitor Break Log Compile Reload Mouse over eval Timeout Mouse over Mouse over radix Monitor enabled Echo on Monitor Monitor Font Size ICD F/W Processor	Breaks Sack Watches Peripherals Eval Breaks Sack Watches Peripherals Eval Debug Configure True True True True True True Default True 11 CCS 2.98 PIC16F887
19 10 20 { 21 int volume; 23 int ret_volume; 24 int address; 25 volume =1; 26 ret_volume =0; 27 address =1; 28 setup_adc_port 29 setup_adc(ADC) 30 setup_comparat 31	s (sANO); CLOCK_DIV or (NC_NC_ ator (OSC) < 0xf(0) LED); LAY); (LED); LAY); (LED); LAY); (LED); LAY); (LED); LAY); (LED); LAY); (LED); LAY); (LED); LAY); (LED); LAY); (LED); LAY); (LED); LAY); (LED); LAY); (LED); LAY); (LED); LAY); (LED); LAY); (LED); LAY); (LED); (LAY); (LED); (LAY); (LED); (LAY); (LED); (LAY); (LED); (LAY); (LED); (LAY);	True True True True True True True
39 output_low(41 delay_ms(DE 42 output_high 43 delay_ms(DE 44 45 45 output_low(46 delay_ms(DE 47 output_high 48 delay_ms(DE 49 50 51 volume+t 52 address 53 write_ee 54 ret_volu	LED1); LAY); (LED1); LAY); LED2); LAY); (LED2); LAY); < 0x30){ ; = address prom(addr me = read	
57 } 58 sleep(); 59 } 558 Insert	PC=0 W=00 Ready MC	ded after every compile Apply Cancel CU at 19.88 MHz Cancel

デバッガの使い方はここが参考となります。

